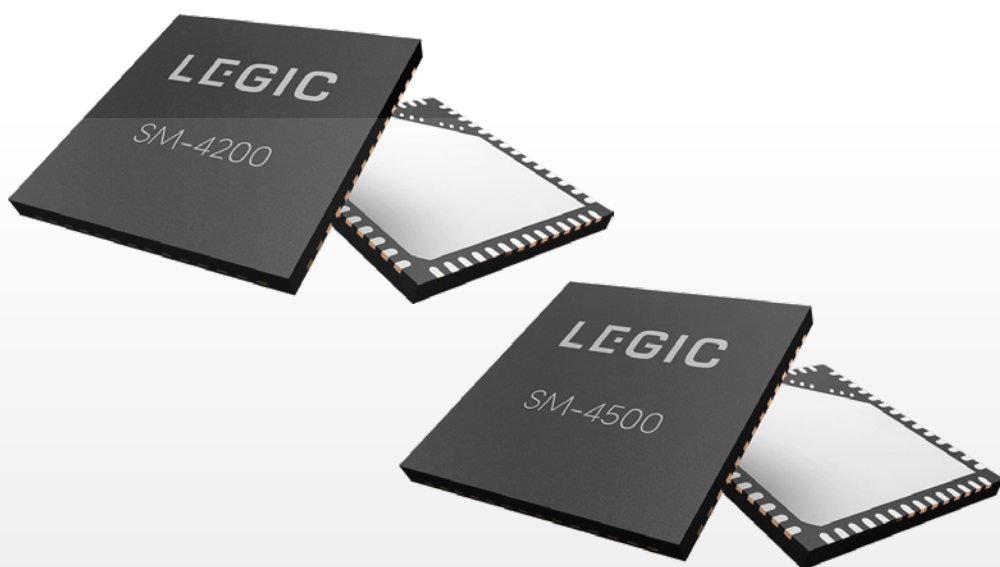


SM-4200和SM-4500

设计紧凑的读卡器芯片，提供安全的非接触识别解决方案



- ✓ 兼容LEGIC **advant**系列和**prime**系列智能卡，以及第三方智能卡
- ✓ 支持所有相关通信协议
- ✓ 接线供电式和电池供电式读写器均可适用
- ✓ 初始化LEGIC智能卡，制作LEGIC主令牌卡
- ✓ 与Apple Watch进行NFC通信

RFID解决方案最佳选择

SM-4200和SM-4500读卡器芯片支持所有相关RFID标准。紧凑的设计与独有的唤醒节电功能使其适合于各类应用场景。

可读写多种智能卡

除了LEGIC **advant**与**prime**系列产品，SM-4200和SM-4500芯片还支持多种第三方技术以满足市场需求。LEGIC读写器芯片几乎支持所有的相关通信协议，如ISO 15693，ISO 14443 A + B，Sony Felica，LEGIC RF标准和Inside Secure通信标准，并且在RFID功能的基础上，还支持NFC点对点通信以及与Apple Watch通信。

高级功能

SM-4200和SM-4500芯片均支持主令牌系统控制技术，并且SM-4500能够进行LEGIC智能卡的初始化和主令牌的生成。得益于专利的唤醒功能，芯片功耗可以优化到极低水平。这两款芯片均支持以标准的NFC协议与Apple Watch通信，该功能对所有具备Gym-Kit证书的Apple MFi项目参与方开放。

应用范围无限扩展

LEGIC技术平台可以根据您的实际需求对应用进行整合和管理。一张智能卡或信用卡上可存储多达127个应用。LEGIC系统具备良好的延展性，也能够针对特殊需求进行定制化设计。



主令牌系统控制

获得专利的LEGIC主令牌系统控制是一项独有的安全技术。不同于有潜在危险的密码授权保护方式，LEGIC将安全性绑定在一张特制的实物智能卡中，即主令牌，它让令牌拥有者对整个项目握有掌控权和自主权。



EK-4000开发包

EK-4000开发包帮助您以低成本短时间的的方式，设计出基于SM-4200或SM-4500芯片的电池供电或接线式读写器。

- 了解SM-4200和SM-4500芯片的各项性能和开发指令集
- 提供电池供电读写器或接线式读写器设计实例
- 学习使用LEGIC独有的主令牌系统控制
- 使用LEGIC prime和advant智能卡，以及读写MIFARE Classic/MIFARE智能卡
- 读写HID iCLASS®智能卡

技术参数

SM-4200和SM-4500	
RFID	<ul style="list-style-type: none"> ISO 14443 A + B ISO 15693 LEGIC RF标准 Inside Secure * Sony Felica ** ST SR系列
RFID安全机制	<ul style="list-style-type: none"> 主令牌系统控制 双向验证 NXP密钥生成机制 AES 128/256 Bit, 3DES, DES, LEGIC加密算法
节电功能	<ul style="list-style-type: none"> 睡眠模式: 耗电约3 μA 由RFID唤醒的待机模式: 耗电约20 μA
NFC	<ul style="list-style-type: none"> 点对点 ISO 18092 *** 与Apple Watch通信 ****
主机接口	<ul style="list-style-type: none"> 38,400或115,200波特率的UART (RS232计时电平) SPI slave模式1或模式3 认证和加密 (可选)
固件下载	支持
SM-4500	
高级功能	<ul style="list-style-type: none"> 初始化LEGIC智能卡 生成主令牌 LEGIC消费应用模板

* 可对基于Inside Secure技术的智能卡进行读写操作，如HID iCLASS。
 ** 不支持加密算法
 *** ISO 18092被动点对点模式 (Peer-to-Peer) - 发起端，NFC标签2、3、4
 **** 仅对具备GymKit证书的Apple MFi项目参与方开放
 (Apple、MFi、GymKit和Apple Watch为Apple公司商标)